

		E5	B3	C5	F4	F5	C6	D5	D6	A1	A2	B4	A3	A4	B5	F3	F2	A5			L5	H3	J5	M4	M5	J6	K5	K6	G1	G2	H4	G3	G4	H5	M3	M2	G5		
		VIN_EN_A	VPU_A	DNC_A	REFM_A	REFP_A	GND_1_A	GND_2_A	GND_3_A	WP_A	VDD25_A	WDI/RESETB_A	VDD33_1_A	VDD33_2_A	VPWR_A	ASEL0_A	ASEL01_A	VIN_SNS_A			VIN_EN_B	VPU_B	DNC_B	REFM_B	REFP_B	GND_1_B	GND_2_B	GND_3_B	WP_B	VDD25_B	WDI/RESETB_B	VDD33_1_B	VDD33_2_B	VPWR_B	ASEL0_B	ASEL01_B	VIN_SNS_B		
E7	VDACP_A0																																			L7			
F7	VSENSEP_A0																																			M7			
F6	VSENSEM_A0																																			M6			
E6	VDACM_A0																																			L6			
D7	VOUT_EN_A0																																			K7			
F10	VDACP_A1																																			M10			
F12	VSENSEP_A1																																			M12			
F11	VSENSEM_A1																																			M11			
F9	VDACM_A1																																			M9			
F8	VOUT_EN_A1																																			M8			
E10	VDACP_A2																																			L10			
E12	VSENSEP_A2																																			L12			
E11	VSENSEM_A2																																			L11			
E9	VDACM_A2																																			L9			
E8	VOUT_EN_A2																																			L8			
D10	VDACP_A3																																			K10			
D12	VSENSEP_A3																																			K12			
D11	VSENSEM_A3	DEVICE A																	DEVICE B																	K11			
D9	VDACM_A3																																			K9			
D8	VOUT_EN_A3																																			K8			
C10	VDACP_A4																																			J10			
C12	VSENSEP_A4																																			J12			
C11	VSENSEM_A4																																			J11			
C9	VDACM_A4																																			J9			
C8	VOUT_EN_A4																																			J8			
B10	VDACP_A5																																			H10			
B12	VSENSEP_A5																																			H12			
B11	VSENSEM_A5																																			H11			
B9	VDACM_A5																																			H9			
B8	VOUT_EN_A5																																			H8			
A10	VDACP_A6																																			G10			
A12	VSENSEP_A6																																			G12			
A11	VSENSEM_A6																																			G11			
A9	VDACM_A6																																			G9			
A8	VOUT_EN_A6																																			G8			
B7	VDACP_A7																																			H7			
A7	VSENSEP_A7																																			G7			
A6	VSENSEM_A7																																			G6			
B6	VDACM_A7																																			H6			
C7	VOUT_EN_A7																																			J7			
		RPU1_A	RPU2_A	RPU3_A	RPU4_A	FAULTB00_A	FAULTB01_A	FAULTB10_A	FAULTB11_A	SPARE_CLK_A	SDA_A	SCL_A	ALERTB_A	CONTROL0_A	CONTROL1_A	PWRGD_A																							
E3	D2	C2	E4	C3	D3	C4	D4	B2	C1	D1	E2	E1	F1	B1																									
		RPU1_B	RPU2_B	RPU3_B	RPU4_B	FAULTB00_B	FAULTB01_B	FAULTB10_B	FAULTB11_B	SPARE_CLK_B	SDA_B	SCL_B	ALERTB_B	CONTROL0_B	CONTROL1_B	PWRGD_B																							
L3	K2	J2	L4	J3	K3	J4	K4	H2	J1	K1	L2	L1	M1	H1																									